

KR1997-0019144

TITLE OF THE INVENTION: THIN BALL GRID ARRAY PACKAGE HAVING IMPROVED HEAT RADIATION CAPACITY

ABSTRACT:

A thin ball grid array package has reduced thickness and weight and improved heat radiation capacity for use in a laptop computer, a pocket computer, or a cellular phone demanding reduced weight. The thin ball grid array package having improved heat radiation capacity includes a mutual connection substrate having conductive trace layers and insulation layers alternately laminated and a cavity formed at the center thereof. The conductive trace layers are positioned on the upper and lower surfaces of the mutual connection substrate. A number of electrical contacts are arranged in a row on a surface of the conductive trace layer positioned on the lower surface of the mutual connection substrate. A metallic thermal conductor composed of at least one metal layer is attached to the upper surface of the mutual connection substrate and has a cavity formed at the center thereof. An integrated circuit chip is positioned at the center of the cavity of the metallic thermal conductor and is electrically connected to the conductive trace layers of the mutual connection substrate.

BEST AVAILABLE COPY

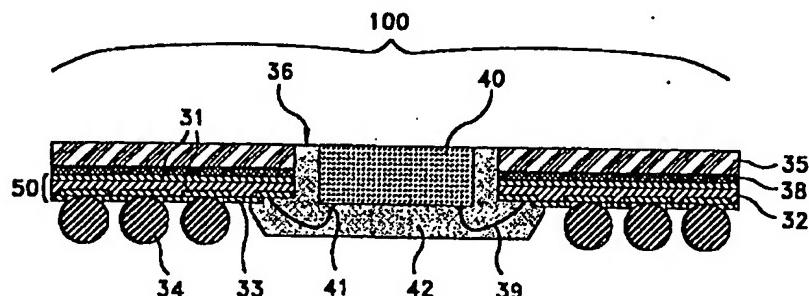
(19) 대한민국특허청(KR)
 (12) 등록특허공보(B1)

(51) Int. Cl. H01L 23/12	(45) 공고일자 1999년09월15일 (11) 등록번호 10-0220249 (24) 등록일자 1999년06월21일
(21) 출원번호 10-1997-0019144	(65) 공개번호 특1998-0083733
(22) 출원일자 1997년05월17일	(43) 공개일자 1998년12월05일
(73) 특허권자 현대전자산업주식회사, 김영환 대한민국 467-701 경기도 이천시 부발읍 애미리 산 136-1	
(72) 발명자 정태성 대한민국 경기도 이천시 부발읍 신하리 거평아파트 1동 112호 류기태 대한민국 인천광역시 남구 용현 3동 433번지 13층 7반 52호 이태근 대한민국 인천광역시 서구 석남 1동 467번지 14호 최근형 대한민국 경기도 이천시 부발읍 애미리 산 136번지 1호 현우아파트 1310호 윤한신 대한민국 서울특별시 강북구 수유 1동 49번지 16호 8동 4반 박점숙 대한민국 경기도 이천시 부발읍 애미리 산 1동 136번지 1호	
(74) 대리인 강성배	
(77) 심사청구 심사관: 최승상	
(54) 출원명 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지	

요약

본 발명은 볼 그리드 어레이 패키지에 관한 것으로, 보다 상세하게는, 패키지의 두께 및 무게를 감소시킴은 물론 열방출 능력을 향상시켜 경량화를 요구하는 "노트 북", "포켓 컴퓨터" 및 Cellular phone 등에 적용하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지에 관한 것이다. 본 발명에 따른 열적 능력이 향상된 박막 볼 그리드 어레이 패키지는 전도성 트레이스층과 절연층이 번갈아 적층된 구조이고, 그의 중심부에 캐버티가 구비된 상호연결기판, 여기서, 상기 상호연결기판의 상·하부면에는 전도성 트레이스층이 위치되고, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에는 열로 배열된 다수개의 전기적 접점들이 형성된다. 상기 상호연결기판의 상부면에 부착되어, 그의 중심부에 캐버티가 구비된 1층 이상의 금속층으로 이루어진 금속 열전도체, 및 상기 금속 열전도체의 캐버티 중심에 위치되며, 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결되는 접적회로 칩을 포함하는 것을 특징으로 한다.

대표도



명세서

도면의 간단한 설명

제1도는 종래 기술에 따른 볼 그리드 어레이 패키지를 설명하기 위한 도면.

제2도는 종래 기술에 따른 슈퍼 볼 그리드 어레이 패키지를 설명하기 위한 도면.

제3도는 본 발명의 제1실시예에 따른 열방출 능력이 향상된 볼 그리드 어레이 패키지를 설명하기 위한 도면.

제4도는 본 발명에 따른 캐버티가 구비된 히트 싱크를 나타낸 도면.

제5도는 본 발명에 따른 지그(ZIG)를 나타낸 도면.

제6도는 본 발명의 제2실시예에 따른 열방출 능력이 향상된 볼 그리드 어레이 패키지를 설명하기 위한 도면.

제7도는 본 발명의 제3실시예에 따른 열방출 능력이 향상된 볼 그리드 어레이 패키지를 설명하기 위한 도면.

* 도면의 주요부분에 대한 부호의 설명

31 : 전도성 트레이스층	32 : 절연층
33 : 솔더 마스크	34 : 솔더 볼
35 : 히트 싱크	36 : 캐버티
37 : 귀	38,72,82 : 접착제
39 : 금속 와이어	40,71,81 : 접적회로 칩
41 : 본드 패드	42 : 애플시 수지
50,85 : 상호연결기관	61 : 히터 블록
62 : 진공 흡	70,80 : 제1 히트 싱크
73,83 : 제2히트 싱크	84 : 흡

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 접적회로 칩을 내장시킨 볼 그리드 어레이 패키자에 관한 것으로, 보다 상세하게는, 패키자의 열방출 능력을 향상시킴은 물론 두께 및 무게를 감소시킨 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지에 관한 것이다.

접적회로 칩의 초기세대에서는 접적회로 칩이 금속 캔으로 싸여지거나, 또는 세라믹 재질의 베이스 울드와 캡(Cap)으로 둘러싸여 패키지로서 제조되었으며, 이러한 금속 및 세라믹 패키지는 모두 우수한 열적특성을 제공하였으나, 이들 패키지는 제조 비용 및 시간이 많이 소요되는 문제점을 앓고 있었다.

따라서, 상기 문제점들을 극복하기 위한 패키지 기술들이 연구되었으며, 연구의 한 결과로서, 가장 주목할 패키지가 최근 가장 널리 사용되는 플라스틱 울디드 패키지이다. 이러한 플라스틱 패키지는 비용 및 제조 시간 면에서 금속 및 세라믹 패키지에 비해 매우 우수하다. 특히, 미국 특허 제5,241,133호에 기재된 플라스틱 울디드 볼 그리드 어레이 패키지는 비용 및 입력/출력 능력면에서 유망한 패키지 기술이라는 것이 판명되었다.

즉, 플라스틱 울디드 볼 그리드 어레이(Ball Grid Array : 이하 BGA) 패키지는 종래 기술에 따른 플라스틱 패키지에서 미세 피치로 인한 표면 마운팅의 어려움을 제거하였기 때문에 매우 유망하며, 또한, 패키지 리이드를 접적회로 패키지의 외부가장자리로 연장할 필요가 없으며, 더 작은 패키지 제조를 가능케함은 물론 동일한 인쇄회로기판에 마운팅된 패키지들의 매우 가까운 간격을 갖게 함으로써 실장 효율을 향상시킬 수 있고, 패키지와 마더 보드(Mother Board) 사이의 짧은 상호연결길이를 제공하여 전기적 성능을 개선시킨다.

제1도는 종래 기술에 따른 BGA 패키지를 설명하기 위한 도면으로서, 상부 표면 상에 다수개의 본드 패드(1a)들이 구비된 접적회로 칩(1)이 접착제(3)에 의해 회로패턴이 구비된 PCB(Printed Circuit Board)기판(2)상에 부착되며, 상기 접적회로 칩(1)에 구비된 본딩 패드(1a)들과 상기 PCB 기판(2) 상에 구비된 회로패턴이 금속 와이어(4)에 의해 전기적으로 연결된다.

또한, 상기 접적회로 칩(1)의 표면을 외부로부터 보호하기 위하여 접적회로 칩(1) 및 이에 와이어 본딩된 회로 패턴 부분을 포함한 기판(2)의 일정 면적이 애플시 수지(5)에 의해 밀봉되며, 상기 기판(2)의 하부면에는 마더 보드(도시되지 않음)상에 구비된 전원공급단자와의 전기적 접속을 위한 다수개의 솔더 볼(Solder Ball :6)들이 형성된다.

그러나, 상기와 같은 BGA 패키지는 상당히 열등한 열분산 특성을 갖는 것으로 인하여 접적회로 칩의 신뢰성이 저하되며, 심한 경우에는 접적회로 칩이 파손되는 문제가 발생될 수 있고, 접적회로 칩에서 발생된 열을 외부로 충분하게 방출시키지 못함으로 인해 소비 전력의 제한이 불가피하여 대용량 초고속 IC의 고소비 전력에 대하여 절대적으로 불리하다. 또한, 패키지의 전체적인 두께가 매우 두꺼운 문제점이 있다.

따라서, 최근의 패키지 기술에서는 BGA 패키지의 열분산 특성을 개선하기 위한 방법으로서, 접적회로 칩 상에 그로부터 발생된 열을 방출시키기 위한 히트 싱크(Heat Sink)가 부착된 슈퍼(Super) BGA 패키지가 제안되었다. 이러한 슈퍼 BGA /패키지는 접적회로 칩에서 발생된 열을 히트 싱크에 의해 외부로 신속하게 방출시키기 때문에 열에 의한 접적회로 칩의 파손을 방지할 수 있다.

제2도는 BGA 패키지에 히트 싱크를 부착시킨 슈퍼 BGA 패키지를 도시한 도면으로서, 상부 표면에 다수개의 본드 패드(11a)가 구비된 접적회로 칩(11)이 전도성 트레이스층(12) 및 절연층(13)으로 이루어진 상호연결기판(30)의 중심 부분에 구비된 웰(Well)영역(14)에 부착되고, 상기 접적회로 칩(11)에 구비된 본드 패드(11a) 부분과 상호연결기판(30)의 전도성 트레이스층(12)들은 금속 와이어(15)에 의해 전기적으로 연결된다.

접적회로 칩(11)이 부착된 상호연결기판(12)의 웰 영역(14)은 캡슐재(16)로 충전되며, 노출된 상호연결기판(30)의 상부 전도성 트레이스층(12) 표면 상에는 상기 패키지를 마더 보드와 전기적으로 접속시키기 위한 슬더 볼(19)들이 배열된다.

또한, 상호연결기판(30)의 절연층(13) 후면에는 접지단자 역할을 하는 구리층(19)이 접착제(18)에 의해 부착되어, 패키지의 열분산 능력을 향상 시키기 위한 히트 싱크(20)가 접적회로 칩(11) 및 구리층(19)의 후면에 접착제(18)에 의해 부착된다. 따라서, 상기 히트 싱크(20)에 의해 접적회로 칩(11)의 구동시에 발생되는 열이 신속하게 외부로 방출되며, 통상, 2m/s의 에어 플로우(Air flow)시에 약 9°C/watt의 열방출 특성이 나타난다.

발명이 이루고자 하는 기술적 과제

그러나, 상기와 같은 슈퍼 BGA 패키지의 경우는 열방출 특성이 우수한데 반하여 패키지의 전체적인 두께가 약 2.1mm정도로 두꺼운 문제점이 있으며, 제2도에 도시된 바와 같이, 히트 싱크로서 2층 이상의 구리층이 사용되는 것으로 인하여 그 무게 또한 매우 무겁기 때문에 경량을 요구하는 "노트 북", "포켓 컴퓨터" 및 Cellular phone 등에 적용하기에는 어려운 문제점이 있었다. 또한, 상기와 같은 슈퍼BGA 패키지는 값이 비싼 구리층을 2층 이상으로 적층시키기 때문에 제조 비용이 많이 드는 문제점이 있었다.

따라서, 본 발명은 접적회로 칩의 후면을 패키지의 외부로 노출시킬 수 있는 캐버티(Cavity)가 구비된 히트 싱크를 BGA 패키지에 부착시킴으로써, 접적회로 칩에서 발생된 열을 쉽게 외부로 방출시킴은 물론 단층의 구리층으로된 히트 싱크를 부착시켜 패키지의 전체적인 무게 및 제조 비용을 감소시킬 수 있는 열방출 능력이 향상된 박막 BGA 패키지를 제공하는 것을 목적으로 한다.

또한, 본 발명은 접적회로 칩을 패드 상에 부착시키는 다이 접착 공정과, 접적회로 칩의 표면을 외부로부터 보호하기 위하여 일정한 형태의 금형을 필요로 하는 물당 공정 및 스트립 단위로 제조된 BGA 패키지들을 유닛 단위의 BGA 패키지로 절단하기 위한 싱글레이션(Singulation)공정을 제거함으로써, 전체적인 BGA 패키지의 제조공정을 단순화시킬 수 있는 열방출 능력이 향상된 박막 BGA 패키지를 제공하는 것을 목적으로 한다.

발명의 구성 및 작용

상기와 같은 목적은, 전도성 트레이스층과 절연층이 번갈아 적층된 구조이고, 그의 중심부에 캐버티가 구비된 상호연결기판, 여기서, 상기 상호연결기판의 상·하부면에는 전도성 트레이스층이 위치되고, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에는 열로 배열된 다수개의 전기적 접점들이 형성된다. 상기 상호연결기판의 상부면에 부착되어, 그의 중심부에 캐버티가 구비된 1층 이상의 금속층으로 이루어진 금속 열전도체, 및 상기 금속 열전도체의 캐버티 중심에 위치되어, 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결되는 접적회로 칩을 포함하는 것을 특징으로 하는 본 발명에 따른 열방출 능력이 향상된 박막 BGA 패키지에 의하여 달성된다.

또한, 상기와 같은 목적은, 전도성 트레이스층과 절연층이 번갈아 적층된 구조이고, 그의 중심부에 캐버티가 구비된 상호연결기판, 여기서, 상기 상호연결기판의 상·하부면에는 전도성 트레이스층이 위치되고, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에는 열로 배열된 다수개의 전기적 접점들이 형성된다. 상기 상호연결기판의 상부면에 부착되어, 그의 중심부에 캐버티가 구비된 1층 이상의 금속층으로 이루어진 제1금속 열전도체, 상기 금속 열전도체의 캐버ти 중심에 위치되어, 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결되는 접적회로 칩, 및 상기 제1금속 열전도체 및 상기 접적회로 칩의 후면에 부착되는 제2금속 열전도체를 포함하는 것을 특징으로 하는 본 발명에 따른 열방출 능력이 향상된 박막 BGA 패키지에 의하여 달성된다.

본 발명에 따르면, 박막의 히트 싱크를 상호연결기판과 부착시키며, 각각에 구비된 캐버티 내에 접적회로 칩을 위치시킴으로써, 패키지의 전체적인 두께 및 무게를 감소시킬 수 있다.

[실시예]

이하, 첨부된 도면을 참조하여 본 발명의 발작한 실시예를 보다 상세하게 설명한다.

제3도는 본 발명의 제1실시예에 따른 열방출 능력이 향상된 박막 BGA 패키지를 설명하기 위한 도면으로서, 상호연결기판(50)은 1층 이상의 전도성 트레이스층(31)들과 1층 이상의 절연층(32)들이 번갈아 적층되어 있고, 그 중심 부분에 소정 크기의 캐버티를 갖으며, 상호연결기판(50)의 상·하부 표면에는 전도성 트레이스층(31)이 배치되고, 그들 사이에 절연층(32)이 개재된다. 또한, 상호연결기판(50) 하부 표면의 전도성 트레이스층(31) 상에는 패키지(100)를 마더 보드(Mother Board)상에 구비된 외부단자(도시되지 않음)와 전기적으로 접속시키기 위한 열로 배열된 다수개의 전기 접점, 즉, 슬더 볼(34)들이 전기적으로 접속되며, 이러한 슬더 볼(34)들은 상기 전도성 트레이스층(31)상에 일정 간격으로 이격되어 띠 형태로 형성된 슬더 마스크(33)들 사이의 상기 전도성 트레이스층(31) 부분에 형성된다.

또한, 상호연결기판(50) 상부 표면의 전도성 트레이스층(31)에는 패키지(100)의 열방출 능력을 향상시키기 위한 구리(copper), 알루미늄(aluminum) 및 은(silver) 중에서 하나의 금속으로 이루어진 1층 이상의 금속 열전도체, 즉, 히트 싱크(35)가 접착제(38) 또는 양면접착테이프에 의해 부착되고, 이러한 히트 싱크(35)는 패키지(100)의 전체적인 두께를 감안하여 포일(Foil) 또는 판 형태로 부착되어, 그의 중심부분에 상호연결기판(50)의 캐버티와 동일한 크기의 캐버티가 구비된다.

제4도는 본 발명의 실시예에 따른 히트 싱크를 설명하기 위한 도면으로서, 히트 싱크(35)은 그의 중심 부분에 정사각형 및 직사각형 등의 형태를 갖는 캐버티(36)가 구비되며, 캐버티(36)의 각 모서리 부분에는 직각을 만들기 어려운 가공 기술상의 문제점을 해결하기 위하여 정사각형, 직사각형 또는 원형 등의 귀(37) 형태가 구비된다.

계속해서, 제3도에 도시된 바와 같이, 히트 싱크(35)에 구비된 캐버티(36)의 중심 부분에는 다수개의 본드 패드(41)가 구비된 접적회로 칩(40)이 위치되며, 본드 패드(41)와 상호연결기판(50)의 전도성 트레이스층(31)들은 금속 와이어(39)에 의해 전기적으로 연결되고, 상기 접적회로 칩(40)이 위치된 캐버티(36) 및 금속 와이어(39)에 의해 접적회로 칩(40)과 전기적으로 연결된 상호연결기판(50) 부분은 에폭시 수지(42)로 충전된다.

제5도는 본 발명의 실시예에 따른 지그(ZIG)를 설명하기 위한 도면으로서, 도시된 바와 같이, 집적회로 칩을 고정시키기 위한 지그(ZIG)인 히터 블록(Heater Block : 61)의 소정 부분에는 진공 흡(62)이 구비되며, 히터 블록(61)상에 상호연결기판(50)을 배치시킬 때, 상호연결기판(50)을 그의 후면에 부착된 히트 싱크(35)의 캐버티(36)를 통하여 진공 흡(62)이 노출되도록 배치시킨다.

한편, 도시되지는 않았지만, 칩 절단 공정을 통해 절단된 개별 집적회로 칩이 노출된 진공 흡 상에 로딩되고, 히터 블록에 구비된 진공 장치가 구동되어 집적회로 칩이 고정된다. 고정된 집적회로 칩은 그의 본드 패드들과 상호연결기판의 전도성 트레이스층들이 금속 와이어에 의해 전기적으로 연결되고, 이후, 집적회로 칩 및 이에 인접된 상호연결기판의 일부분은 애폴시 수지로 충전된다.

상기와 같은 구조를 갖는 열방출 능력이 향상된 박막 BGA 패키지는 다음과 같은 장점을 갖는다.

첫째, 통상의 와이어 본딩 공정은 집적회로 칩을 고정시키기 위하여 기판상에 집적회로 칩을 부착시킨 후에 와이어 공정을 실시하지만, 본 발명의 경우에는 히터 블록을 이용하여 집적회로 칩을 고정시키기 때문에 기판 상에 집적회로 칩을 부착시키는 다이 접착 공정을 실시할 필요가 없다.

둘째, 종래 집적회로 칩의 표면을 외부로부터 보호하기 위하여 일정한 형태의 금형 를 필요로 하는 울딩 공정에 비해 본 발명에서는 집적회로 칩이 배치된 캐버티 내부를 애폴시수지로 충전시키기 때문에 울딩 공정에 비해 손쉽게 집적회로 칩의 표면을 외부로부터 보호시킬 수 있다.

셋째, 통상의 BGA 패키지는 스트립 단위로 제조되는데 반하여 본 발명은 유닛 단위로 제조되기 때문에 스트립 단위의 패키지를 유닛 단위로 절단하기 위한 싱글레이션(Singulation)공정이 생략되며, 이에 따라, 공정 스텝을 줄일 수 있다.

넷째, 집적회로 칩은 그의 하부면이 패키지의 외부로 노출되기 때문에 상기집적회로 칩의 구동시에 그의 내부로부터 발생된 열을 신속하려 방출 해 낼 수 있으며, 이에 따라, 패키지의 신뢰성이 향상되며, 또한, 히트 싱크의 하부면을 패키지의 외부로 노출시켜 열방출 능력을 극대화시킴은 물론 히트 싱크를 접지면(ground plane)으로 사용함으로써, 패키지의 전기적 특성을 향상시킬 수 있다.

다섯째, 히트 싱크를 박막으로 부착시킴은 물론 그의 캐버티 부분에 집적회로 칩을 위치시키기 때문에 종래 약 2.1mm정도의 두께를 갖는 슈퍼 BGA 패키지에 비해 절반 정도인 약 1.0mm정도의 두께를 갖는 BGA 패키지를 제조할 수 있다.

여섯째, 히트 싱크를 박막으로 부착시킴은 물론 그의 내부에 캐버티를 구비함으로써, 패키지의 전체적인 무게를 감소킬 수 있다.

제6도는 본 발명의 제2실시예에 따른 열방출 능력이 향상된 박막 BGA 패키지를 설명하기 위한 도면으로서, 전술된 제1 실시예와 같은 구조를 갖는 패키지의 제1히트 싱크(70) 및 집적회로 칩(71)의 후면에 약 4mil 정도의 두께를 갖는 포일(Foil) 또는 판 형태의 제2히트 싱크(73)가 접착 제(72) 또는 양면접착 테이프에 의해 부착된다. 이에 따라, 집적회로 칩(71)의 후면은 패키지(200)의 외부로 노출되지 않으며, 상기 집적회로 칩(71)의 후면에 부착된 제2 히트 싱크(73)를 통하여 집적회로 칩(71)에서 발생된 열이 패키지(200)의 외부로 방출된다.

한편, 상기에서 패키지(200)의 후면에 부착된 제2 히트 싱크(73)는 포일 또는 판 형태로 부착되기 때문에 패키지의 전체적인 두께는 크게 증가되지 않으며, 집적회로 칩(71)에서 발생된 열이 제2히트 싱크(73)에 의해 패키지 외부로 방출되기 때문에 패키지의 열방출 특성이 더욱 향상된다.

제7도는 본 발명의 제3실시예에 따른 열방출 능력이 향상된 박막 BGA 패키지를 설명하기 위한 도면으로서, 전술된 본 발명의 제2실시예에서와 같이, 제1 히트 싱크(80) 및 집적회로 칩(81)의 후면에 약 10mil 정도의 두께를 갖는 포일 형태의 제2히트 싱크(83)가 부착되어, 여기서, 제1 히트 싱크(80)와 제2 히트 싱크(83)는 접착제(82) 또는 양면접착테이프에 의해 부착되며, 집적회로 칩(81)과 제2히트 싱크(83)는 직접 접합된다. 이때, 제2히트 싱크(83)와 집적회로 칩(81)이 직접 접합됨으로써 열방출 능력이 더욱 향상된다.

한편, 도시된 바와 같이, 제2히트 싱크(83)의 중심부에는 접적회로 칩(81)을 고정시키기 위한 흡(84)이 구비되며, 이에 따라, 패키지의 제조공정 시, 접적회로 칩을 고정시키기 위한 히터 블록이 필요치 않다. 따라서, 상호연결기판(85)의 상면에 제1히트 싱크(80)를 부착시킨 후, 캐버티를 포함한 제1히트 싱크(80)의 후면 전체에 접착제를 사용하여 제2히트 싱크를 부착시킨다. 그런 다음, 제2히트 싱크(83)의 흡(84) 부분에 접적회로 칩(81)을 로딩시키고, 제2 히트 싱크(83)에 구비된 흡(84)을 통하여 접적회로 칩(81)을 고정시켜 와이어 본딩 공정을 실시한다.

발명의 효과

이상에서와 같이, 본 발명의 열적 능력이 향상된 BGA 패키지는 히트 싱크를 포일 형태로 장착시킴으로써 패키지의 열방출 능력을 향상시킬 수 있으며, 약 1.0mm 정도의 두께를 갖는 패키지로 제작할 수 있다. 또한, 다이 접착 공정, 울딩 공정 및 싱글레이션 공정을 제거함으로써 공정을 단순화시킬 수 있고, 이에 따라, 패키지의 제조 비용 및 제조 원료된 패키지의 단가를 절감할 수 있다.

한편, 여기에서는 본 발명의 특정 실시예에 대하여 설명하고 도시하였지만, 당업자에 의하여 이에 대한 수정과 변형을 할 수 있다. 따라서, 이하, 특히 청구의 범위는 본 발명의 진정한 사상과 범위에 속하는 한 모든 수정과 변형을 포함하는 것으로 이해할 수 있다.

(57) 청구의 범위

청구항 1.

전도성 트레이스층과 절연층이 번갈아 적층된 구조이고, 그의 중심부에 캐버티가 구비된 상호연결기판, 여기서 상기 상호연결기판의 상·하부면에는 전도성 트레이스층이 위치되고, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에는 열로 배열된 다수개의 전기적 접점들이 형성된다.

상기 상호연결기판의 상부면에 부착되며, 그의 중심부에 캐버티가 구비된 1층 이상의 금속층으로 이루어진 금속 열전도체, 및 상기 금속 열전도체의 캐버티 중심에 위치되며, 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결되는 접적회로 칩을 포함하는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 2.

제1항에 있어서, 상기 금속 열전도체의 캐버티는 정사각형 또는 직사각형 모양인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 3.

제1항에 있어서, 상기 금속 열전도체는 구리, 알루미늄 또는 은 중에서 선택되는 하나의 금속인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 4.

제1항에 있어서, 상기 금속 열전도체의 중심부에 구비된 상기 캐버티의 각 모서리 부분에는 귀 모양이 삽입된 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 5.

제3항에 있어서, 상기 귀 모양은 정사각형, 직사각형 또는 원형 중에서 선택되는 하나인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 6.

제1항에 있어서, 상기 접적회로 칩은 금속 와이어에 의해 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결된 것을 특징으로 하는 열방출 능력이 향상된 볼 그리드 어레이 패키지.

청구항 7.

제6항에 있어서, 상기 접적회로 칩이 위치된 상기 상호연결기판 및 금속 열전도체의 캐버티와 이에 인접되어 금속 와이어에 의해 상기 접적회로 칩과 전기적으로 연결된 전도성 트레이스층들을 갖는 상기 상호연결기판의 일부분에 에폭시수지가 충전되어 있는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 8.

제1항에 있어서, 상기 금속 열전도체는 접착제 또는 양면접착테이프에 의해 상기 상호연결기판의 상부면에 부착된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 9.

제1항에 있어서, 상기 접적회로 칩의 후면은 외부로 노출된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 10.

제1항에 있어서, 상기 금속 열전도체는 외부로 노출된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 11.

제1항에 있어서, 상기 상호연결기판의 하부면에 위치한 상기 전도성 트레이스층의 표면 상에 형성된 다수개의 전기적 접점들은 솔더 볼인 것을 특징으로 하는 열방출 능력이 향상된 볼 그리드 어레이 패키지.

청구항 12.

전도성 트레이스층과 절연층이 번갈아 적층된 구조이고, 그의 중심부에 캐버티가 구비된 상호연결기판, 여기서, 상기 상호연결기판의 상·하부면에는 전도성 트레이스층이 위치되고, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에는 열로 배열된 다수개의 전기적 접점들이 형성된다. 상기 상호연결기판의 상부면에 부착되며, 그의 중심부에 캐버티가 구비된 1층 이상의 금속층으로 이루어진 제1 금속 열전도체, 상기 금속 열전도체의 캐버티 중심에 위치되며, 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결되는 접적회로 칩, 및 상기 제1 금속 열전도체 및 상기 접적회로 칩의 후면에 부착되는 제2 금속 열전도체를 포함하는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 13.

제12항에 있어서, 상기 제1금속 열전도체는 구리, 알루미늄 또는 은중에서 선택되는 하나의 금속인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 14.

제12항에 있어서, 상기 제1 금속 열전도체의 중심부에 구비된 캐버티의 각 모서리 부분에는 귀 모양이 삽입된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 15.

제12항에 있어서, 상기 귀 모양은 정사각형, 직사각형 또는 원형 중에서 선택되는 하나인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 16.

제12항에 있어서, 상기 접적회로 칩은 금속 와이어에 의해 상기 상호연결기판의 전도성 트레이스층들과 전기적으로 연결된 것을 특징으로 하는 열방출 능력이 향상된 볼 그리드 어레이 패키지.

청구항 17.

제16항에 있어서, 상기 접적회로 칩이 위치된 상호연결기판 및 1금속 열전도체의 캐버ти와 이에 인접되어 금속 와이어에 의해 상기 접적회로 칩과 전기적으로 연결된 전도성 트레이스층들을 갖는 상호연결기판의 일부분에 에폭시수지가 충전되어 있는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 18.

제12항에 있어서, 상기 제1금속 열전도체는 접착제 또는 양면접착테이프에 의해 상기 상호연결기판의 상부면에 부착된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 19.

제12항에 있어서, 상기 제2금속 열전도체는 약 4mil 정도의 두께를 갖는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 20.

제12항에 있어서, 상기 제2금속 열전도체는 포일 또는 판 형태인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 21.

제12항에 있어서, 상기 제2금속 열전도체와 상기 제1금속 열전도체 및 상기 제1금속 열전도체와 접적회로 칩은 접착제 또는 양면접착테이프에 의해 각각 부착된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 22.

제12항에 있어서, 상기 제2금속 열전도체는 그의 중심부에 흡이 구비된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 23.

제22항에 있어서, 상기 제2금속 열전도체는 포일 형태인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 24.

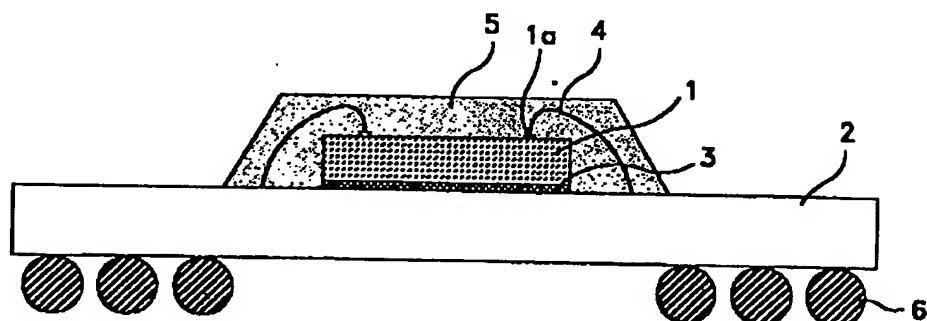
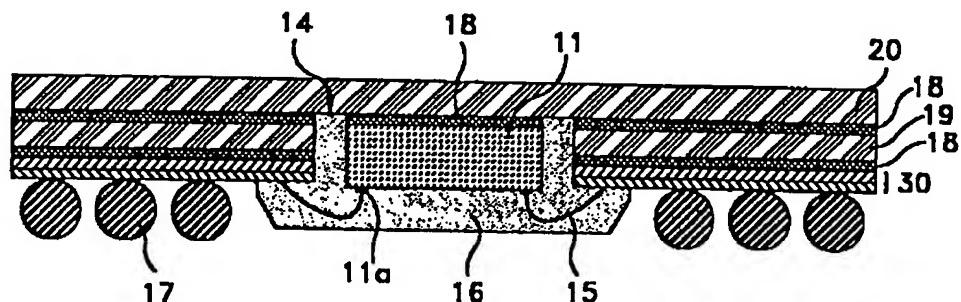
제22항에 있어서, 상기 제2금속 열전도체는 약 10mil 정도의 두께를 갖는 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 25.

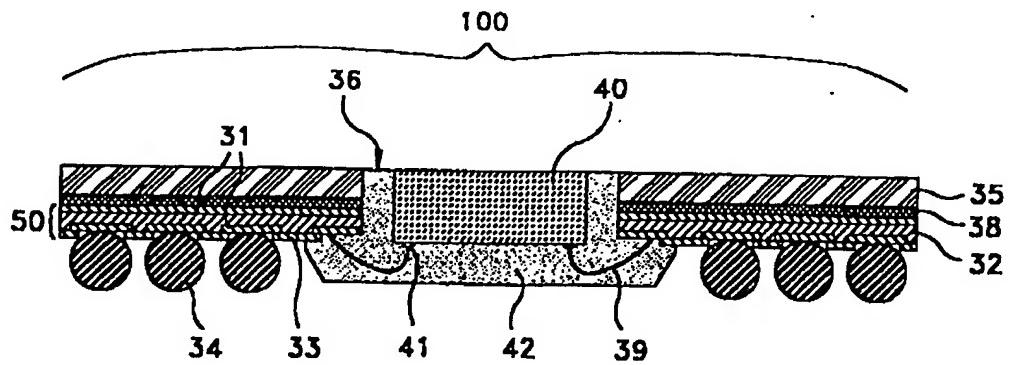
제22항에 있어서, 상기 제2금속 열전도체와 상기 접적회로 칩의 후면은 직접 접합된 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

청구항 26.

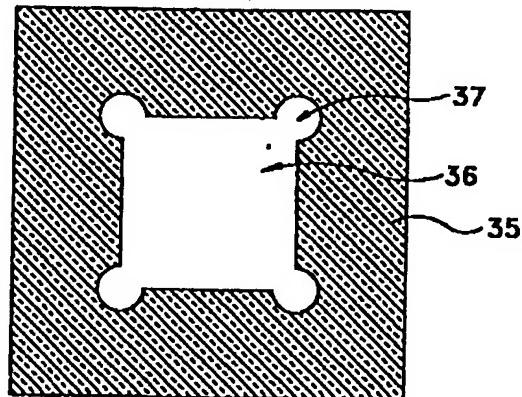
제12항에 있어서, 상기 상호연결기판의 하부면에 위치된 상기 전도성 트레이스층의 표면 상에 형성된 다수개의 전기적 접점들은 솔더 볼 인 것을 특징으로 하는 열방출 능력이 향상된 박막 볼 그리드 어레이 패키지.

도면**도면 1****도면 2**

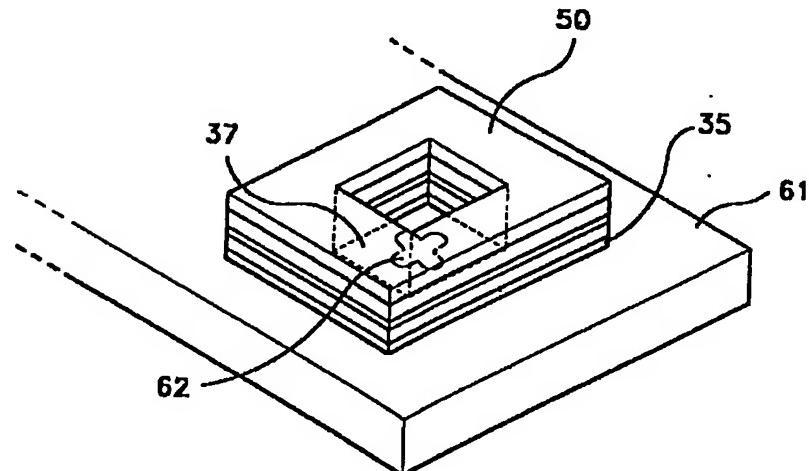
도면 3



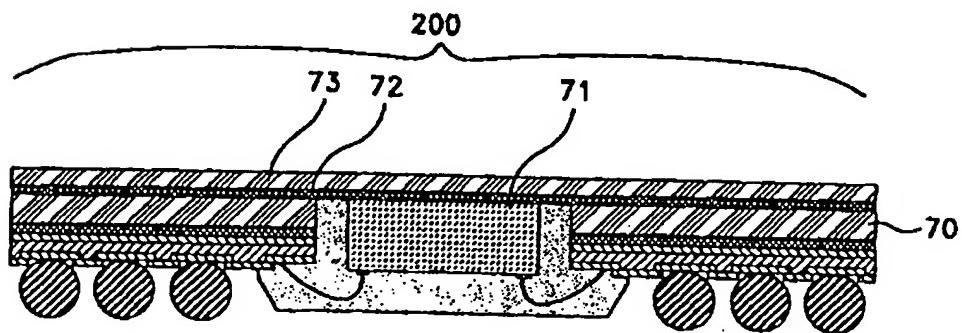
도면 4



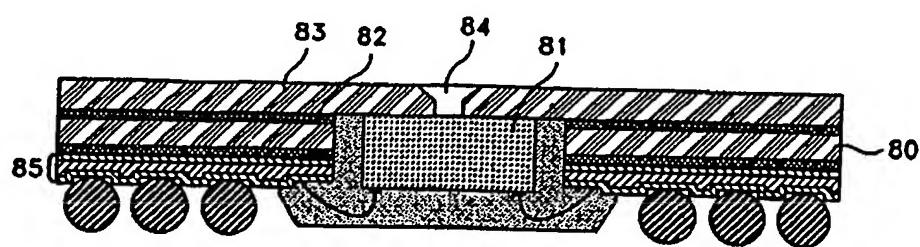
도면 5



도면 6



도면 7



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.